

УДК 621.316.722.1:621.3.027.58

## ЗАЩИТА ИСТОЧНИКОВ НАПРЯЖЕНИЯ ОТ ТОКОВОЙ ПЕРЕГРУЗКИ

© 2024 г. А. И. Сергеев<sup>а</sup>

<sup>а</sup>Уральский федеральный университет им. первого Президента России Б.Н. Ельцина  
Россия, 620002, Екатеринбург, ул. Мира, 19  
e-mail: aistkot@bk.ru

Поступила в редакцию 19.12.2023 г.

После доработки 05.02.2024 г.

Принята к публикации 19.02.2024 г.

Описан источник напряжения, имеющий защиту мощных выходных транзисторных каскадов от токовой перегрузки. Плавная установка величины максимально допустимого выходного тока позволяет оперативно изменять допустимый ток нагрузки от 6 до 13 А при изменении выходного напряжения от 2.5 до 9.1 В с обеспечением запаса по мощности выходного транзистора не менее 35%.

DOI: 10.31857/S0032816224060088 EDN: ELDGJY

Защита транзисторов мощных выходных каскадов (эмиттерных повторителей) источников напряжения от тока короткого замыкания обычно осуществляется путем принудительного уменьшения напряжения на их базах при превышении эмиттерным током максимально допустимой величины. Классическая реализация ограничения выходного тока с помощью дополнительного транзистора поясняется схемой рис. 1 [1–3].

При превышении максимально допустимого эмиттерного тока транзистора  $T_1$ , протекающего через резистор  $R_3$  в нагрузку  $R_4$ , транзистор  $T_2$  открывается. Напряжение на базе  $T_1$  уменьшается. Соответственно, уменьшаются напряжения на эмиттере  $T_1$  и на нагрузке. Эмиттерный ток уменьшается. Это решение простое и эффективное, но оно имеет недостаток. Для точного задания величины максимально допустимых выходных токов от нескольких до десятков ампер необходим и точный резистор  $R_3$  малой величины — иногда до сотых долей ома, что не всегда доступно. Как правило, с этим и возникает проблема.

Для установки величины максимального допустимого выходного тока можно, разумеется, использовать мощный переменный резистор малой величины, но скользящий контакт переменного резистора не всегда надежен даже при токах в несколько ампер. Кроме того, сведений

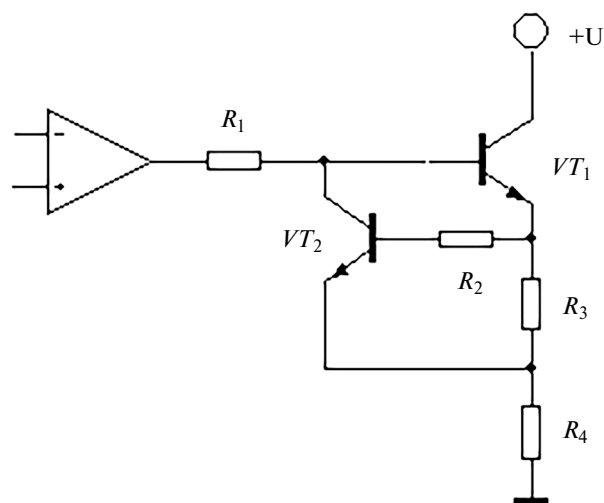


Рис. 1. Защита транзистора от тока короткого замыкания.



ОУ  $DA_1$  последовательно через составной эмиттерный повторитель на транзисторах  $VT_1$  и  $VT_2$  и сопротивление  $R_{11}$  поступает в нагрузку  $R_{12}$ . Величина сопротивления  $R_{11}$  выбирается примерно такой, чтобы транзистор  $VT_6$  открывался при токах нагрузки в интервале от 2 до 5 А.

При увеличении тока через нагрузку  $R_{12}$  растут падение напряжения на сопротивлении  $R_{11}$  и коллекторный ток  $VT_6$ , также растет падение напряжения на сопротивлении  $R_9$ , регулировкой величины которого устанавливается точное значение максимально допустимого выходного тока  $VT_2$ .

При превышении выходного тока заданной величины открывается ключ  $VT_5$  и за счет этого стабилитрон  $VD_1$  замыкается на землю. Напряжения на неинвертирующем входе  $DA_1$ , эмиттере  $VT_2$  и нагрузке уменьшаются. Кроме того, размыкается ключ  $VT_3$ , замыкается ключ  $VT_4$ , и за счет этого напряжение на стабилитроне  $VD_1$  поддерживается на уровне не более 0.1 В. Возобновление работы источника осуществляется нажатием кнопки  $S_2$ . При этом размыкается ключ  $VT_4$ , и падение напряжения на стабилитроне  $VD_1$  восстанавливается до исходной величины 9.1 В.

Оперативное снижение выходного напряжения источника до величины не более 0.1 В без выключения напряжения питания осуществляется нажатием кнопки  $S_1$ , что приводит к размыканию ключа  $VT_3$  и замыканию ключа  $VT_4$ .

Для регулировки выходного напряжения и максимального выходного тока могут быть использованы любые переменные резисторы. При использовании однооборотного резистора регулировка проводится по механической шкале на передней панели источника либо по показаниям вольтметра, а при использовании многооборотного резистора типа ППМЛ или СП5-44 — по специальному счетчику оборотов, что более предпочтительно. Вольтметр и амперметр, показанные на схеме, использованы для удобства работы.

#### СПИСОК ЛИТЕРАТУРЫ

1. Грэм Дж., Тоби Дж, Хьюлсман Л. Проектирование и применение операционных усилителей. Москва: Мир, 1974.
2. Титце У., Шенк К. Полупроводниковая схемотехника. Москва: Мир, 1982.
3. [https://studref.com/432852/tehnika/vyhodnye\\_kaskady](https://studref.com/432852/tehnika/vyhodnye_kaskady)